



TÈCNIC/A DE SUPORT A LA RECERCA 150-710-193

| DADES DE L'OFERTA | |
|--|---|
| Unitat Adscripció: | Enginyeria Electrònica |
| Perfil genèric: | Tècnic/a de Grau Superior de Suport a la Recerca |
| Tipologia contractual: | Contracte d'activitats científicotècniques Grup: 1 CLT: U |
| Retribució bruta anual: | 36.100,42 €/anuals (per jornada completa) |
| Jornada: 19 h./set. | Durada prevista del finançament vinculat inicialment a la contractació: 3 anys i 4 mesos Data Inici: 1-04-2024 |
| DADES DEL PROJECTE | |
| Nom del projecte: | <i>"PID2022-1413910B-C22 - Tecnologías y plataformas emergentes para computación neuromórfica en espacio – UPC"</i> |
| Informació del projecte | |
| Codi: J-03102 | Convocatòria: «Generación de Conocimiento» Euraxess: https://euraxess.ec.europa.eu/jobs/195987 |
| PROCÉS DE SELECCIÓ | |
| Inscripció: | Les persones interessades haureu d'omplir el formulari . Les incidències que puguin sorgir durant la inscripció de la candidatura s'han de reportar al correu electrònic: concursos.psr@upc.edu |
| Termini de presentació de sol·licituds: | 18 de març de 2024 |
| Composició del tribunal: | Representant unitat: Rosa Rodríguez Montañés Suplent: Salvador Manich Bou Representant del Servei de PDI: Lourdes Moreno de Francisco Representant del Comitè PasL: Per determinar |
| Data constitució del tribunal: | 20 de març de 2024 a les 09:15 hores mitjançant l'eina Google Meet |
| Convocatòria a la prova i/o entrevista: | En cas de que el tribunal acordi realitzar proves i/o entrevistes aquestes es realitzaran el dia 4 d'abril de 2024. La comunicació dels candidats/de les candidates preseleccionats/preseleccionades, el lloc i l'hora de realització es comunicarà mitjançant aquesta mateixa web. Les persones candidates han de tenir disponibilitat per dur a terme la prova i/o entrevista mitjançant l'eina informàtica Google-meet. |



TÈCNIC/A DE SUPORT A LA RECERCA 150-710-193

REQUISITS

- Titulació universitària superior; Llicenciatura (antiga titulació), Grau Universitari (nova titulació), Màsters Universitaris oficials.

DESCRIPCIÓ DEL LLOC DE TREBALL

Missió

- Donar suport al disseny de dos circuits integrats en l'entorn Cadence per la implementació d'estructures neuronals i sinàptiques basades en tecnologies emergents (memristors) i a la seva caracterització experimental un cop fabricats.

Funcions a desenvolupar

- Realitzar les simulacions elèctriques.
- Donar suport al disseny de dos circuits integrats en entorn Cadence (tecnologia IHP).
- Dissenyar el Layout i PCBs.
- Programar el FPGA.
- Preparar proves amb instrumentació (oscil·loscopi, SMU, generador funcions, analitzador lògic, estació de puntes)
- Controlar la instrumentació amb PC i MatLab.
- Redactar informes i presentacions amb resultats.

PERFIL PROFESSIONAL

- **Estudis** Enginyeria Industrial
- **Especialitat** Electrònica

Coneixements

- Electrònica digital i analògica.
- Microcontroladors.
- Layout VLSI.
- Entorn Cadence.
- Català, castellà i anglès parlats, llegits i escrits.

Es valorarà:

- *Haver cursat alguna assignatura de disseny de Layout VLSI en entorn Cadence, de programació de FPGAs i microcontroladors.*



TÈCNIC/A DE SUPORT A LA RECERCA 150-710-193

Competències Tècniques

- Simulació de circuits integrats.
- Disseny de circuits VLSI analògics/digitals.
- Caracterització elèctrica de dispositius i circuits.
- Cadence IDE.
- PCBs.
- FPGAs.
- MatLab.
- C/C++.
- Phytion.

Competències Organitzatives

- Treball en equip.
- Planificació.
- Resolució de problemes.
- Redacció de documentació científica.

Competències Funcionals

- Habilitats comunicatives.

Experiència Professional

- Es valorarà experiència en funcions similars a les descrites, específicament, en el desenvolupament d'activitats de recerca, tant en l'entorn universitari com industrial.

**Proyecto de investigación financiado por MCIN/ AEI /10.13039/501100011033/ FEDER
“Una manera de hacer Europa”**