



## TÈCNIC/A DE SUPORT A LA RECERCA 150-710-214

### DADES DE L'OFERTA

<b>Unitat Adscripció:</b>	Enginyeria Electrònica
<b>Perfil genèric:</b>	Tècnic/a de Grau Mig de Suport a la Recerca
<b>Tipologia contractual:</b>	Contracte d'activitats científicotècniques <b>Grup:</b> 2 <b>CLT:</b> U
<b>Retribució bruta anual:</b>	32.402,30 €/anuals (per jornada completa)
<b>Jornada:</b> 35h./set.	<b>Durada prevista del finançament vinculat inicialment a la contractació:</b> 23 mesos i 24 dies <b>Data Inici:</b> Novembre de 2024

### DADES DEL PROJECTE

**Nom del projecte:** "TSI-069100-2023-15 // Chips para arquitecturas avanzadas y sistemas fotónicos."

#### Informació del projecte:

**Codi:** K-00586      **Convocatòria:** CÀTEDRA CHIP  
**Euraxess:** <https://euraxess.ec.europa.eu/jobs/280847>

### PROCÉS DE SELECCIÓ

**Inscripció:** Les persones interessades haureu d'omplir el [formulari](#)  
Les incidències que puguin sorgir durant la inscripció de la candidatura s'han de reportar al correu electrònic: [personalinvestigador.sp@upc.edu](mailto:personalinvestigador.sp@upc.edu)

**Termini de presentació de sol·licituds:** 28 d'octubre de 2024

**Composició del tribunal:** **Representant unitat:** Diego Mateo Peña      **Suplent:** Xavier Aragonès Cervera  
**Representant del Servei de Personal:** Esther Alsina Salas  
**Representant del Comitè PasL:** Per determinar

**Data constitució del tribunal:** 31 d'octubre de 2024 a les 12:45 hores mitjançant l'eina Google Meet

**Convocatòria a la prova i/o entrevista:** En cas de que el tribunal acordi realitzar proves i/o entrevistes aquestes es realitzaran el dia 4 de novembre de 2024. La comunicació dels candidats/de les candidates preseleccionats/preseleccionades, el lloc i l'hora de realització es comunicarà mitjançant aquesta mateixa web.

**Les persones candidates han de tenir disponibilitat per dur a terme la prova i/o entrevista mitjançant l'eina informàtica Google-meet.**





## TÈCNIC/A DE SUPORT A LA RECERCA 150-710-214

### REQUISITS

- Titulació universitària de grau mitjà; Diplomatura (antiga titulació), Grau Universitari (nova titulació).

### DESCRIPCIÓ DEL LLOC DE TREBALL

#### Missió

- Analitzar i proposar noves arquitectures i circuits auxiliars per comunicacions sèrie orientades a sensors de imatge.

#### Funcions a desenvolupar

- Realitzar l'anàlisi de l'estat de l'art.
- Dissenyar a nivell comportamental i a nivell transistor en Cadence.
- Generar la documentació dels dissenys fets i dels resultats obtinguts.
- Participar en la presentació de resultats.

### PERFIL PROFESSIONAL

- **Estudis** Enginyeria Electrònica
- **Especialitat** Microelectrònica

#### Coneixements

- Disseny de circuits integrats.
- Rendiment de circuits electrònics.
- Disseny de màscares i simulació.
- Català, castellà i anglès parlats, llegits i escrits.

#### Competències Tècniques

- Domini de l'eina CAD de disseny micro-electrònic CADENCE.
- Capacitat per desenvolupar dissenys a nivell comportament i a nivell transistor.





## TÈCNIC/A DE SUPORT A LA RECERCA 150-710-214

### Competències Organitzatives

- Coordinació de projectes.
- Documentació de processos i registres.
- Priorització de tasques.

### Competències Funcionals

- Habilitats comunicatives.

### Experiència Professional

- Es valorarà experiència en funcions similars a les descrites, específicament, en el desenvolupament d'activitats de recerca, tant en l'entorn universitari com industrial.

**«Proyecto financiado por Secretaría de Estado de Telecomunicaciones e Infraestructuras Digitales», «financiado por la Unión Europea-Next Generation EU»,**

