



TÈCNIC/A DE SUPORT A LA RECERCA 150-710-198

DADES DE L'OFERTA

Unitat Adscripció:	Enginyeria Electrònica
Perfil genèric:	Tècnic/a de Grau Superior de Suport a la Recerca
Tipologia contractual:	Contracte d'activitats científicotècniques Grup: 1 CLT: U
Retribució bruta anual:	36.100,42€/anuals (per jornada completa)
Jornada: 35h./set.	Durada prevista del finançament vinculat inicialment a la contractació: 12 mesos Data Inici: 3/6/2024

DADES DEL PROJECTE

Nom del projecte: "PDC2023-145845-I00 - Extended integrated processor for hardware emulation of evolvable neural spiking systems (XIPHEENS)"

Informació del projecte

Codi: J-03177 **Convocatòria:** Proyectos I+D+i para la realización de «Prueba de Concepto»
Euraxess: <https://euraxess.ec.europa.eu/jobs/241117>

PROCÉS DE SELECCIÓ

Inscripció: Les persones interessades haureu d'omplir el [formulari](#).
Les incidències que puguin sorgir durant la inscripció de la candidatura s'han de reportar al correu electrònic: personalinvestigador.sp@upc.edu

Termini de presentació de sol·licituds: 10 de juny de 2024

Composició del tribunal: **Representant unitat:** Jordi Madrenas Boadas **Suplent:** Jordi Cosp Vilella
Representant del Servei de Personal: Lourdes Moreno de Francisco
Representant del Comitè PasL: Per determinar

Data constitució del tribunal: 13 de juny de 2024 a les 9:45 hores mitjançant l'eina Google Meet

Convocatòria a la prova i/o entrevista: En cas de que el tribunal acordi realitzar proves i/o entrevistes aquestes es realitzaran el dia 17 de juny de 2024. La comunicació dels candidats/de les candidates preseleccionats/preseleccionades, el lloc i l'hora de realització es comunicarà mitjançant aquesta mateixa web.

Les persones candidates han de tenir disponibilitat per dur a terme la prova i/o entrevista mitjançant l'eina informàtica Google-meet.



TÈCNIC/A DE SUPORT A LA RECERCA 150-710-198

REQUISITS

- Titulació universitària superior; Llicenciatura (antiga titulació), Grau Universitari (nova titulació), Màsters Universitaris oficials.

DESCRIPCIÓ DEL LLOC DE TREBALL

Missió

- Participar a les tasques de disseny microelectrònic i desenvolupament de prototips, en estreta col·laboració amb l'equip de recerca del projecte XIPHEENS.

Funcions a desenvolupar

- Realitzar el disseny digital, síntesi, emplaçament i enrutament, així com el signoff, tapeout i verificació, emprant tecnologia digital de TSMC de 28 nm.
- Especificar, dissenyar i depurar de PCBs per als prototips.
- Validar experimentalment el funcionament dels prototips.
- Documentar els dissenys i resultats.

PERFIL PROFESSIONAL

- **Estudis** Enginyeria electrònica
- **Especialitat** Telecomunicacions, circuits integrats

Coneixements

- Front-end i back-end de disseny de circuits integrats digitals.
- Disseny microelectrònic.
- MCUs: Arduino.
- Català, castellà i anglès parlats, llegits i escrits.

Competències Tècniques

- Disseny digital, disseny HDL: VHDL i SystemVerilog.
- Programari de Cadence: front-end i back-end (Genus, Innovus).

Competències Organitzatives

- Treball en equip.
- Gestió de projectes.
- Redacció de documentació científica-tècnica.



TÈCNIC/A DE SUPORT A LA RECERCA 150-710-198

Competències Funcionals

- Capacitat d'utilitzar instrumentació i d'aplicar tècniques de mesura.
- Habilitats comunicatives.

Experiència Professional

- En empreses tecnològiques en maquinari i programari.
- En xarxes neuronals spiking i en disseny de processadors.
- En el disseny amb FPGAs.
- Es valorarà experiència en funcions similars a les descrites, específicament, en el desenvolupament d'activitats de recerca, tant en l'entorn universitari com industrial.

**Proyecto de investigación financiado por MCIN/AEI
/10.13039/501100011033 y por la Unión Europea Next GenerationEU/ PRTR**