



## TÈCNIC/A DE SUPORT A LA RECERCA 150-710-200

### DADES DE L'OFERTA

<b>Unitat Adscripció:</b>	Enginyeria Electrònica
<b>Perfil genèric:</b>	Tècnic/a de Grau Superior de Suport a la Recerca
<b>Tipologia contractual:</b>	Contracte d'activitats científicotècniques <b>Grup:</b> 1 <b>CLT:</b> U
<b>Retribució bruta anual:</b>	36.100,42€/anuals (per jornada completa)
<b>Jornada:</b> 35h./set.	<b>Durada prevista del finançament vinculat inicialment a la contractació:</b> 24 mesos <b>Data Inici:</b> 16/6/2024

### DADES DEL PROJECTE

**Nom del projecte:** "TSI-069100-2023-15//Xips per a architectures avançades i sistemes fotònics"

### Informació del projecte

**Codi:** K-00586      **Convocatòria:** CÁTEDRA CHIP  
**Euraxess:** <https://euraxess.ec.europa.eu/jobs/241101>

### PROCÉS DE SELECCIÓ

**Inscripció:** Les persones interessades haureu d'omplir el [formulari](#).  
Les incidències que puguin sorgir durant la inscripció de la candidatura s'han de reportar al correu electrònic: [personalinvestigador.sp@upc.edu](mailto:personalinvestigador.sp@upc.edu)

**Termini de presentació de sol·licituds:** 10 de juny de 2024

**Composició del tribunal:** **Representant unitat:** Joaquim Puigdollers Gonzalez      **Suplent:** Pablo R. Ortega Villasclaras  
**Representant del Servei de Personal:** Lourdes Moreno de Francisco  
**Representant del Comitè PasL:** Per determinar

**Data constitució del tribunal:** 13 de juny de 2024 a les 10:15 hores mitjançant l'eina Google Meet

**Convocatòria a la prova i/o entrevista:** En cas de que el tribunal acordi realitzar proves i/o entrevistes aquestes es realitzaran el dia 17 de juny de 2024. La comunicació dels candidats/de les candidates preseleccionats/preseleccionades, el lloc i l'hora de realització es comunicarà mitjançant aquesta mateixa web.

**Les persones candidates han de tenir disponibilitat per dur a terme la prova i/o entrevista mitjançant l'eina informàtica Google-meet.**



## TÈCNIC/A DE SUPORT A LA RECERCA 150-710-200

### REQUISITS

- Titulació universitària superior; Llicenciatura (antiga titulació), Grau Universitari (nova titulació), Màsters Universitaris oficials.

### DESCRIPCIÓ DEL LLOC DE TREBALL

#### Missió

- Recolzar en els processos de fabricació de sala blanca.

#### Funcions a desenvolupar

- Mantenir, posar en marxa i reparar de equips específics i instal·lacions de sala blanca.
- Caracteritzar processos de sala blanca.
- Portar el control, seguiment i gestió de comandes del material fungible del laboratori.

### PERFIL PROFESSIONAL

- **Estudis** Enginyeria Electrònica
- **Especialitat**

#### Coneixements

- Dispositius semiconductors.
- Català, castellà i anglès parlats, llegits i escrits.

#### Competències Tècniques

- Equipaments i processos de fabricació de sala blanca: ALD, evaporació tèrmica, sputtering, forns de difusió i oxidació, forns de recuits, fotolitografia, neteja típiques (RCA1&2, HF), atacs anisotròpics al silici.
- Control d'eines de caracterització elèctrica i de materials: el·lipsòmetre, perfilòmetre, 4-puntes, mesures de temps de vida QSS-PC, traçadors de característiques I-V.

#### Competències Organitzatives

- Treball en equip.
- Planificació de treball.
- Resolució de problemes.

#### Competències Funcionals

- Habilitats comunicatives



## TÈCNIC/A DE SUPORT A LA RECERCA 150-710-200

### Experiència Professional

- En la tecnologia i equips involucrats amb la fabricació de dispositius semiconductors en un laboratori de sala blanca.
- En instal·lació/reparació de equips especialment en el entorn de un laboratori de sala blanca.
- Es valorarà experiència en funcions similars a les descrites, específicament, en el desenvolupament d'activitats de recerca, tant en l'entorn universitari com industrial.

«Proyecto financiado por Secretaría de Estado de Telecomunicaciones e Infraestructuras Digitales» y  
« por la Unión Europea-Next Generation EU»