

TÈCNIC/A DE SUPORT A LA RECERCA 150-701-201

DADES DE L'OFERTA

Unitat Adscripció:	Arquitectura de Computadors
Perfil genèric:	Tècnic/a de Grau Superior de Suport a la Recerca
Tipologia contractual:	Contracte d'activitats científicotècniques Grup: 1 CLT: U
Retribució bruta anual:	34.540,58 €/anuals (per jornada completa)
Jornada: completa	Durada prevista del finançament vinculat inicialment a la contractació: 20 mesos i 3 dies Data Inici: 28/9/2022

DADES DEL PROJECTE

Nom del projecte:	"UPC-Computación de Altas Prestaciones VIII" - PID2019-107255GB-C22
Informació del projecte	http://research.ac.upc.es/CAP/hpc/
Codi: J-02677	Convocatòria: «Generación de Conocimiento» Euraxess: https://euraxess.ec.europa.eu/jobs/808794

PROCÉS DE SELECCIÓ

Inscripció:	Les persones interessades haureu d'omplir el formulari . Les incidències que puguin sorgir durant la inscripció de la candidatura s'han de reportar al correu electrònic: concursos.psr@upc.edu
Termini de presentació de sol·licituds:	18 de juliol de 2022
Composició del tribunal:	Representant unitat: Eduard Ayguadé Parra Suplent: Xavier Martorell Bofill Representant del Servei de Personal: Lourdes Moreno de Francisco Representant del Comitè PasL: Per determinar
Data constitució del tribunal:	20 de juliol de 2022 a les 09:00 hores mitjançant l'eina Google Meet
Convocatòria a la prova i/o entrevista:	En cas de que el tribunal acordi realitzar proves i/o entrevistes aquestes es realitzaran el dia 25 de juliol de 2022. La comunicació dels candidats/de les candidates preseleccionats/preseleccionades, el lloc i l'hora de realització es comunicarà mitjançant aquesta mateixa web. Les persones candidates han de tenir disponibilitat per dur a terme la prova i/o entrevista mitjançant l'eina informàtica Google-meet.

TÈCNIC/A DE SUPORT A LA RECERCA 150-701-201

REQUISITS

- Titulació universitària superior; Llicenciatura (antiga titulació), Grau Universitari (nova titulació), Màsters Universitaris oficials.

DESCRIPCIÓ DEL LLOC DE TREBALL

Missió

- Participar en el desenvolupament del models de Programació per FPGA.

Funcions a desenvolupar

- Participar en el desenvolupament del model de programació OmpSs@FPGA.
- Fer la integració del model dins la infraestructura de compilació LLVM i les extensions d'OpenMP target.
- Cooperar en la millora del suport de connectivitat per les aplicacions basada en les connexions QSFP+.
- Adaptar l'entorn OmpSs@FPGA a noves plataformes (noves targetes FPGA, nous entorns de programació).
- Donar suport a usuaris d'OmpSs@FPGA.
- Participar en l'elaboració de lliurables i informes.
- Avaluar aplicacions i analitzar-ne el rendiment.

PERFIL PROFESSIONAL

- **Estudis** Enginyeria en Informàtica, Telecomunicacions o equivalent
- **Especialitat** Arquitectura de Computadors

Coneixements

- Arquitectures heterogènies amb FPGAs
- Català, castellà i anglès parlats, llegits i escrits.

Es valorarà:

-

Competències Tècniques

- Sistemes operatius,
- Runtimes,
- Programació en C/C++/FORTRAN, i heterogènia amb CUDA i OpenCL

TÈCNIC/A DE SUPORT A LA RECERCA 150-701-201

Competències Organitzatives

- Capacitat de lideratge, iniciativa i col·laboració.

Competències Funcionals

- Treball en equip.

Experiència Professional

- En High-Level Synthesis i eines per FPGAs.
- En projectes de recerca.
- Es valorarà experiència en funcions similars a les descrites, específicament, en el desenvolupament d'activitats de recerca, tant en l'entorn universitari com industrial.

Proyecto de investigación financiado por MCIN/ AEI / 10.13039/501100011033