

## TÈCNIC/A DE SUPORT A LA RECERCA 150-739-156

### DADES DE LA PLAÇA

<b>Unitat</b>	Teoria del Senyal i Comunicacions
<b>Projecte</b>	FENIX - Front End GNSS Interference eXcisor
<b>Informació del projecte</b>	<a href="http://www.fenix-gnss.com">http://www.fenix-gnss.com</a>
<b>Perfil genèric</b>	Tècnic/a de Grau Superior de Suport a la Recerca
<b>Grup 1</b>	<b>Contracte</b> Obra i Servei
<b>Retribució bruta anual</b>	31.464.18 €/anuals (per jornada completa)
<b>Jornada</b> 17,5 h./set.	<b>Durada prevista:</b> <b>Fins:</b> 21 de juliol de 2019

### DADES DE LA CONVOCATÒRIA

#### Procediment de presentació de candidatures:

Les persones interessades haureu d'inscriure-us en el formulari "on line" que trobareu a [https://www.ctt.upc.edu/Beques-i-concursos\\_117\\_ca.html](https://www.ctt.upc.edu/Beques-i-concursos_117_ca.html), imprimir el resguard que rebreu a la adreça electrònica que ens hagueu indicat i presentar-lo en un registre públic de la UPC o en una oficina de correus mitjançant el procediment de "correu administratiu". El resguard d'enviament, en el cas del correu administratiu, ens l'heu d'enviar escanejat a [concursos.psr@upc.edu](mailto:concursos.psr@upc.edu).

#### Composició del tribunal

**Unitat:** Adriano José Camps Carmona **Suplent:** Mercè Vall-Ilossera Ferran  
**UALRS:** Lourdes Moreno de Francisco  
**Comitè:** Per determinar

### CALENDARI

<b>Termini de presentació de sol·licituds</b>	4 de febrer de 2019
<b>Constitució del tribunal</b>	7 de febrer de 2019 a les 9,30 hores a la sala de reunions del CTT, planta soterrani 1, edifici Vèrtex
<b>Convocatòria a la prova i/o entrevista</b>	En cas de que el tribunal acordi realitzar proves i/o entrevistes aquestes es realitzaran el dia 11 de febrer de 2019. La comunicació dels candidats/de les candidates preseleccionats / preseleccionades, el lloc i l'hora de realització es comunicarà mitjançant aquesta mateixa web.

### RESULTAT FINAL

## TÈCNIC/A DE SUPORT A LA RECERCA 150-739-156

### Requisits:

- Titulació universitària superior; Llicenciatura (antiga titulació), Grau Universitari (nova titulació), Màsters Universitaris oficials.

### Descripció del lloc de treball:

#### Missió:

- Implementar algorismes de detecció i mitigació d'interferències de radio-freqüència en FPGAs i sistemes embeguts.

#### Funcions a desenvolupar:

- Programar FPGAs (VHDL).
- Programar en C.
- Realitzar el disseny electrònic de RF i digital.

### Perfil Específic

**Especialitat:** Enginyeria de Telcomunicacions  
**Subespecialitat:** Sistemes de Telecomunicació

#### Coneixements:

- FPGA/VHDL, C/C++, GNU radio, sistemes GNSS i GNSS-R.
- Català, castellà i angles parlats, llegits i escrits.

#### Competències Tècniques:

- Aplicacions software: MaUab, Software disseny PCBs {Altium} .
- Sistemes embeguts: ARM/Microblaze .
- Equips de laboratori d'altra freqüència (analitzadors de xarxes, d'espectres, mesuradors de factor de soroll i de potencia ... ).

---

#### Valoració del currículum vitae:

- |                               |           |
|-------------------------------|-----------|
| - Coneixements                | màxim 3.5 |
| - Competències tècniques      | màxim 2   |
| - Competències organitzatives | màxim 0.5 |
| - Experiència professional    | màxim 4   |



### Competències Organitzatives:

- Capacitat de treball en grup.
- Redacció d'informes.

### Experiència en:

- Sistemes GNSS, Software Defined Radio, tant en l'àmbit acadèmic com el professional.

### Etapes de la carrera professional

(s'indica amb una creu l'opció seleccionada)

<input type="checkbox"/>	Sense experiència prèvia
<input checked="" type="checkbox"/>	Etapa primerenca menys de 4 anys
<input type="checkbox"/>	Experiència entre 4 i 10 anys
<input type="checkbox"/>	Experiència de més de 10 anys

### Perfil de recerca

(s'indica amb una creu l'opció seleccionada)

<input checked="" type="checkbox"/>	Primera etapa
<input type="checkbox"/>	Professional reconegut
<input type="checkbox"/>	Professional establert
<input type="checkbox"/>	Líder de projectes